

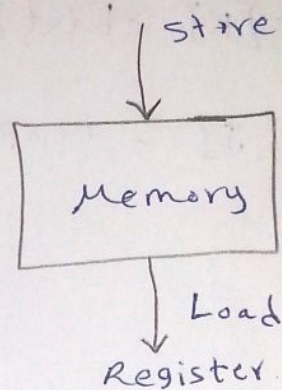
ملف 2/5

sheet 3

2/5

2 $A \times B + C \times D$

Load A
 Multiply B
 store Result
 Load C
 Multiply D
 ADD Result
 store result



Result
 $A \times B$

Accumulator
 $C \times D$

$A \times B + C \times D$

3

```

for (j = n-1; j >= 0; j--)
{
    for (k = j-1; k >= 0; k--)
    {
        if (List[k] > List[j])
        {
            swap(List[k], List[j])
        }
    }
}
    
```

1

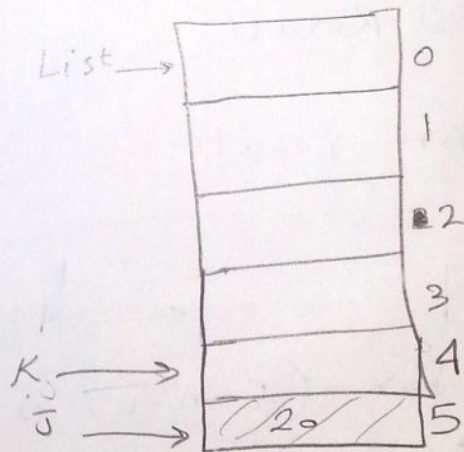

```

{
temp = List[K];
List[K] = List[J];
List[J] = temp;
}
}
}

```

Note

J ← ثابت
 K ← يتحرك لأعلى ويرى كل
 القيمة التي يشير إليها أكبر من
 K ولا لأعلى أساساً ده هيعيد
 الترتيب.



← بعد الانتهاء من ال (loop) ننتقل لـ (Loop)
 جديدة فنقوم بتحريك J في مكان آخر ونثبتها.
 ويحرك K كما سمع.

سہ رقم (۳) ہو مثال ل (insertion sort)

← السؤال عايز برنامج
(assembly) يسهل ال (Code) -

Sol

Move #List, R0

Move N, R1

Subtract #1, R1

out Move R1, R2

Subtract #1, R2

Movebyte (R0, R1), R3

Inner Comparebyte R3, (R0, R2)

Branch ≤ 0 Next

Movebyte (R0, R2), R4

Move byte R3, (R0, R2)

Movebyte R4, (R0, R1)

R0 List

R1 N-1

R2 N-1-1

R3 20

List[K] List[J] R4 temp
(R0, R2) - R3 = 0
dst. src < 0
70

Next

Decrement R2

Branch 7=0 Inner

Decrement R1

Branch 7=0 ~~out~~ out.

هناها لو نتيجة
المقارنة أكبر من الصفر
سنرجع لأدلة ال (loop)
التي اسمها (Inner)

[4]

ORIGIN 1000

DATAWORD 300

الإشارة بيقوسها بنفس
الوظيفة لكنه في أوراق مختلفة.

الأدلة Assembler Directives

Move #300, 1000

Assembler

Assembler

object
code

ينفذ ال Code

معلومات إضافية ل (Assembler) عن ال ~~التي~~ ~~التي~~ ~~التي~~

[4]

5

(Subroutine) عمل رى ال (Function) البرمجة.

Move ~~#~~ AVEC, R1

Move ~~#~~ BVEC, R2

Move N, R3

Call Sub

Move ~~Ro~~ Ro, DoT PROD

Sub CLR Ro

loop Move (R1)+, R4

Multiply (R2)+, R4

ADD R4, Ro

Decrement R3

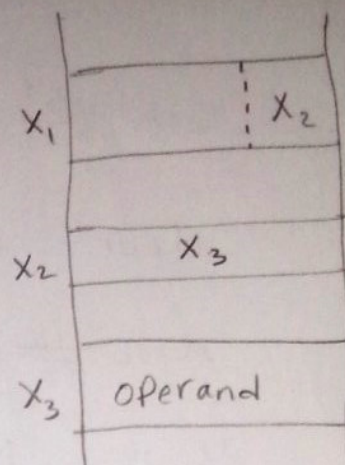
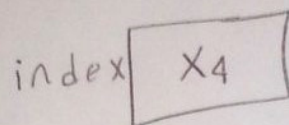
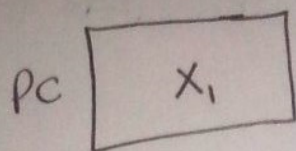
Branch 7. loop

Return

منفذ (loop) قبل
عند (CLR) لتأكد
من أن الناتج إلى
كتابة في Ro.

5

6



← في الحالات الآتية ماذا سيحدث .

Direct $\Rightarrow X_3 = X_2$

indirect $\Rightarrow X_3 = (X_2)$

PC relative $\Rightarrow X_3 = X_2 + X_1 + 1$

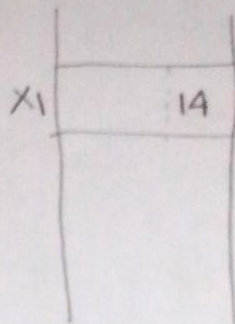
(PC) فيتر يد بـ 1
عشانه يتاورد على الامر
التالي.

indexed $\Rightarrow X_3 = X_2 + X_4$

6

7

→ ده الذي تخير في اذكرنا مع
عنوان
→ عايز يعرف مكانه ال (operand)



Immediate

operand is 14.

Move #14, R1

→ نقل (14) إلى R1 على الفور.

Direct

⇒ 14

Move 14, R1
→ دمج المكان الذي عنوانه
R1 ونقله في R1.

Indirect

in memory location whose address
is 14

register

register → ده عنوانه 14

register indirect

register → ده فيه العنوان

→ memory loc.

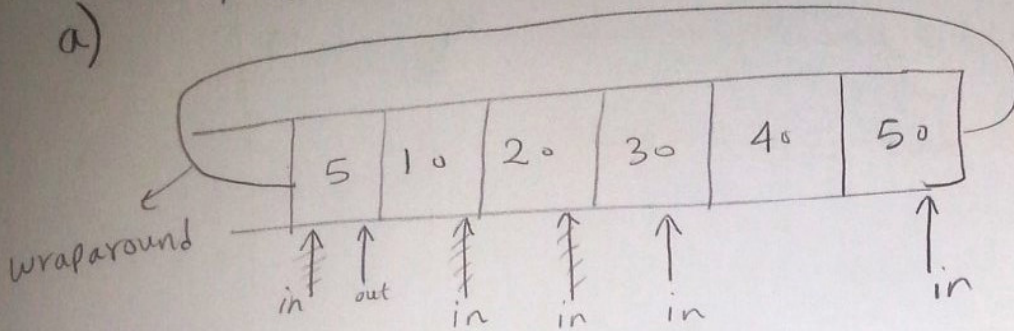
whose address in
register 14.

7

8

FIFO

a)



← (in) بيتحرك جوه ال Queue -

← (out) لتخرج من 5 ل 10 تقوم بخرج 5 ~

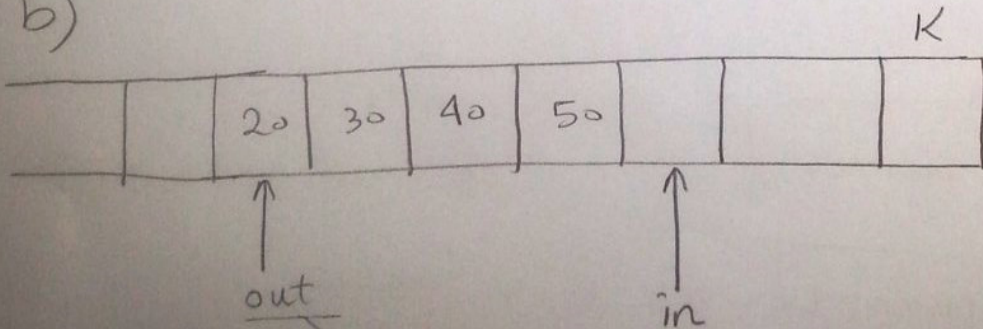
ال Queue فيشتر الى 10 .

← فيكون فقط بعد ما يوصل ل (50) ويبقى مفينش مكانه

فيليك بقا د بعد (wrap around)

(a) وده حل السؤال

b)



يشير على القيمة التي

تخرج فيها -

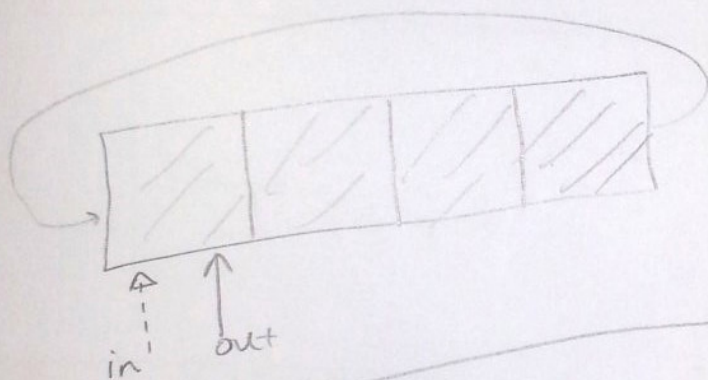
8

c)

الحل

* عندما تكون $(in = out)$ يشير داء على نفس المكان
وحيث (Queue) ده فاهي .

* أو (in) لست في مكان الأمان الفارغة و عمل (wrap around)
ووجد (Queue) مكانه فله يقوم بشيء .

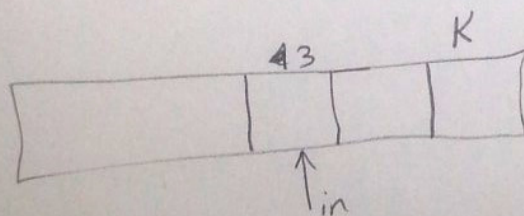


d)

$$(in + 1) \mod K$$

قيم K

ex



if $in = 3, K = 5$

$$4 \mod 5 = 4$$

طالما القيمة أقل من K
الناتج يساويها .

9

d)

$Loc \leftarrow in$

$out \leftarrow (in+1) \bmod K$

← لو شماري (out) انتقال قيم ال (operation)

← مش متأكد من حلها.

9

Report

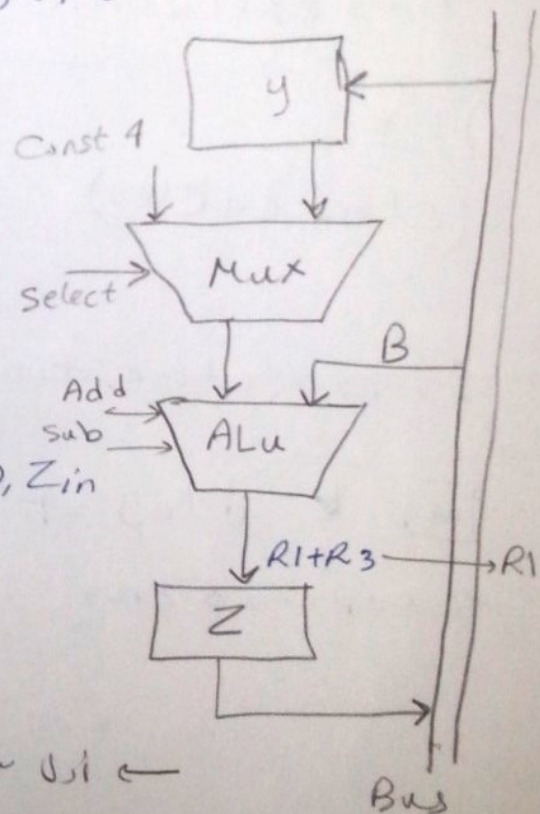
10

Sheet 4

1] WMFC

2]

- 1- PC_{out}, MAR_{in}, Read, select 4, Add, Z_{in}
- 2- Z_{out}, PC_{in}, X_{in}, WMFC
- 3- MDR_{out}, IR_{in}
- 4- R₃_{out}, MAR_{in}, Read
- 5- ~~MAR~~_{out}, X_{in}, WMFC
- 6- MDR_{out}, select y, Add, Z_{in}
- 7- Z_{out}, R₁_{in}, End



(Fetch) ← أول 3 أجزاء هما أجزاء ال
ثابتين في كل البرامج.

11]

~~ADD~~ ADD (R3), R1

← هو (indirect) بسبب خطوة رقم (4) لأننا
خرجنا محتواه على (MAR).

← لها 7 خطوات فإذا هيأنا
7 clock cycles
↳ execution time

3 ← WMS ← يأخذ وينفذ عدد ال
(clock cycles)

∴ execution time = 9 clock cycle

4 delay ⇒ Bus = 0.3 ns, ALU = 2 ns
Setup → 0.2 ns, Hold time → 0

أقل وقت تأخير متجمع 0.2 0.3 2

time = 2.5 ns